# PATENT ABSTRACTS OF JAPAN

(11)Publication number:

58-202448

(43)Date of publication of application: 25.11.1983

(51)Int.CI:

**G03F** 7/20

GO3F 9/00

(21)Application number: 57-084784

(71)Applicant: HITACHI LTD

(22)Date of filing:

21.05.1982

(72)Inventor: KAWAMURA YOSHIO

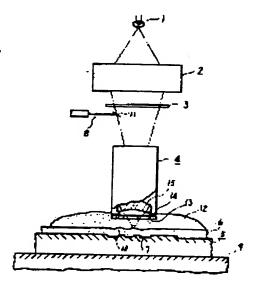
TAKANASHI AKIHIRO KUNIYOSHI SHINJI KUROSAKI TOSHISHIGE

HOSAKA SUMIO TERASAWA TSUNEO

# (54) EXPOSING DEVICE

### (57)Abstract:

PURPOSE: To reduce the interference fringes of a photoresist layer, to detect the first pattern position with high precision, and to expose the second pattern exactly, by interposing a transparent liquid layer between a lens system and a substrate, and bringing a transparent plate attached to the lens system into contact with the liquid layer. CONSTITUTION: The first pattern 7 is formed on a base 5 and a photosensitive layer 6 is formed on the pattern 7. The pattern 7 is detected with the lens systems 2, 4, and the second pattern to be formed on the photosensitive layer 6 formed on a reticle 3 is registered with the first pattern. The transparent liquid layer 12 is interposed between the lens 4 and the base 5, and the lens 4 is brought into contact with the layer 12 by the medium of a glass plate 4 in the exposing device for exposing the layer 6 to the optical second pattern. As a result, occurrence of interference fringes are reduced, detection accuracy of the first pattern 7 is enhanced, and the second pattern is exactly exposed with this exposing device.



# **LEGAL STATUS**

[Date of request for examination] [Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]
[Patent number]
[Date of registration]
[Number of appeal against examiner's decision of rejection]
[Date of requesting appeal against examiner's decision of rejection]
[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

#### (9) 日本国特許庁 (JP)

40 特許出願公開

# 砂公開特許公報(A)

昭58—202448

60Int. Cl.3 G 03 F 7/20 9/00 識別記号

庁内整理番号 7124-2H 7124-2H

砂公開 昭和58年(1983)11月25日 発明の数

審査請求 未請求

(全 4 頁)

#### 69露光装置

@)特

BZ57-84784 願

昭57(1982)5月21日 29出 角

河村喜雄 砂発 明 者

> 国分寺市東恋ケ窪1丁目280番 地株式会社日立製作所中央研究 所内

⑦発 明 者 高梨明紘

国分寺市東恋ヶ窪1丁目280番 地株式会社日立製作所中央研究

所内

国吉伸治 の発 明 者

国分寺市東恋ケ窪1丁目280番 地株式会社日立製作所中央研究 所内

仍発 明 者 黒崎利栄

国分寺市東恋ヶ窪1丁目280番 地株式会社日立製作所中央研究 所内

の出 願 人 株式会社日立製作所

東京都千代田区丸の内1丁目5

番1号

の代 理 弁理士 薄田利幸

最終頁に続く

発明の名称 算光装置

#### 特許請求の範囲

1. 第1のパターンが設けられ、かつ、その上に 感光剤層が形成された基板における上記第1の パターンをレンズ系を介して被出し、上記感光 剤脂を感光すべき第2のパターンと上記第1の パターンとの位置合せを行ない、上記感光剤を 上記第2のパターンでもつて思光させる舞光装 世において、上記レンズ系と上記差板との間に 光字的に透明な液体層を介在させ、かつ、上記 レンズ系が光学的に平行で透明を板状部材を介 して上記液体層と接する如く構成してなること を特徴とする電光装置。

#### 発明の幹細な説明

本発明は、半導体集積回路等の製造工程で用い られる算光装置の改良に関するものである。

第1の微細パターンの描かれた半導体差板上の パターンを観察して、相対的な位置合わせを行な つた後、第2のパターンを投影する半導体算光装 量において、厳察すべき第1のパターンは凹凸を 有する段差状の形状を成しており、その段差状の パターンの上に感光剤であるホトレジスト層が形 成されている。しかし、このホトレジスト層は、 観察すべき第1のパターンの凹凸に従つて凹凸が 生じてその鉱布厚さが均一でなくなり、観察光を 限射すると半導体基板からの反射光と半導体基板 への入射光とが相互に干渉して、レジスト層の膜 厚差による干多縞が生じ、観象光学上の障害とな つている。

したがつて、本発明の目的は、第1のパターン を有する基板上に形成されたホトレジスト層の膜 厚の差によつて生じる干渉箱の影響を低減して第 1 のパターンの位置を高稽度に検出し、第 2 のパ ターン を正確に露光する算光装置を提供すること にある.

上記目的を選択するために本発明においては、 第1のパターンが設けられ、かつ、その上に思先 剤層が形成された基板における第1のパターンを レンズ系を介して検出し、感光剤層を感光すべき

持衛昭58-202448 (2)

第2のパターンと数1のパターンとの位置合せを 行ない、思光剤層を第2のパターンでもつて思光 させる舞光装置において、レンズ系と基板との間 に光学的に透明な液体層を介在させ、かつ、レン ズ系が光学的に平行で透明な板状部材を介して液 体層と安するようにして舞光装置を構成したこと を特徴としている。

かかる本発明の特徴的な構成により、ホトレジスト層の膜厚のムラに起因する干渉稿の影響を抑制することが可能となるため基板上のバターンの位置を正確に検出できる。その結果、高精度な算光が可能な算光装置を提供できるようになつた。

以下、本発明を実施例を参照して詳細に説明する。

第1図は本発明による第光装置の基本構成を示したものである。第光装置は光源1、コンデンサレンズ2、拡大パターンの描かれたレティクル3、縮小投影レンズ4とから構成されてかり、レティクル3に描かれたパターンを差板である半導体ワエーハ5上に塗布された感光剤であるホトレジス

単仮長光を用いることになる。単皮長の光を用い て、透明なホトレジスト居6を通して第1のパメ ーン 7 を検出する際には、ウエーハ 5 の表面から の反射光とウエーハ5への入射光とが互いに干渉 しあつて、ホトレジスト層と空気層とのように思 折率の異なる媒体の接する境界面でホトレジスト **層 6 の膜厚の差に応じた干渉稿を生じてしまう。** - この干渉鞴は明暗の線状となるため、第1のパター ーン7の輪郭と区別することが難しくなり、餌検 -出の原因となり、その結果、重ね合せ精度を劣化 させる要因となるものである。特に、第.1 のパタ ーン7の形状と完全に相似な形状のホトレジスト 層6の膜厚差(凹凸)10が待られる場合には、 干砂縞を用いて、第1のパターン 7の位置を検出 し、これからパターン位置を類推することも可能 てあるが、現実には、段差を有する第1のパター ・ ン7と相似な形状のホトレジスト層6の膜厚整 (凹凸)10を得ることは不可能である。

そとで、本発明では上述のホトレジスト層 6 の 原序差(凹凸) 1 0 による干砂縞の発生を低波し ト暦に投影することによつてウェーハ5に所写のパターンを形成するものである。

一般に、半導体素子は、独々の回路パターンを 数回に成つて、高精度に位置合わせを行なりため 焼きして行く必要がある。重ね焼きを行なりため には、前もつて形成された第1のパターン 7 の位置を を放出光学系 8 、1 1 によって では、前もつて形成された第1のでは、ウェースを のは出光学系 8 、1 1 によって では、からつて形成からない。 では、からのでは、クターン 7 にのでは では、からのでは、クターン 7 に合わせて では、からのでは、レティクル 3 の第 0 ので でれた第 2 のパターン 7 に合わり では、上述のののでするでは、レティクル 3 の第 のので は、ためのののでするでは、レティクル 3 の第 のので は、ため、レティクル 3 の第 ので では、している。 では、レティクル 3 の第 ので では、している。 では、レティクル 3 の第 ので では、している。 できる。 できる。

第1のパターン7の位置の検出光学系8,11 は、編小投影レンズ4を通して第1のパターン7 を検出する。一数に、露光装置に用いられる高解 像刀の編小投影レンズは、単版長光用に設計され ているため、検出光学系8,11に使用する光も

て第1のパターン7の検出特度を向上させるため 次の如く構成したものである。干歩縞の発生を低 滅させるためにはホトレジスト樹 6 の屈折率とほ ほ等しい屈折率を有する液体層12でホトレジス ト層6の表面をおおうことによりホトレジスト層 6の表面と液体層12との接する境界面における 屈折革差が小さくなり、ホトレジスト層6の表面 ての干渉箱の発生が低板できる。ところが、静止 状態では液体層12の表面は自由表面となるため 平坦となるが、電光装置として用いる場合には、 ウエーハ 5 を乗せた移動台 9 が高速にステップ。 アンド・リピートするため、液体層12の表面は 放打つてしまうという問題が生じる。そこで、 液 体層12の総小投影レンズ4に対する面を常に平 坦に保つために、本発明では、超小投影レンズ4 の下端に光学的に平行で透明なガラス板13を設 けてある。カラス板13は、常に、液体階12と 接する状態を保つている。稲小投影レンズ4とガ ラス板13とはシール材14で仕切られている。 ととて、レンズ15は編小投影レンズ4のレンズ

持開昭58-202448(3)

系を構成するフロントレンズである。カラス板 13と核体機12との接する境界面でも屈祭率の 翌から干砂縞の発生もあり得るが、核体層12の 厚さを通当に規定することにより、その境界面を 脳小投影レンズ4の焦点器度外の領域に設定する ことは容易であるので、カラス板13の歴折率は 任意にすることが可能である。

使つて、ガラス板13は縮小投影レンズ4に最 通な屈折率を有するものが使用できる。 たお、ガ ラス板13と液体層12とを介した場合の縮小投 影レンズ4の焦点位置合わせは、移動台9を光軸 方向に動かして制御することによつて遅せられる。

上述のように本発明は、主にホトレジスト層 6 の表面に生じる干渉縞の発生を低減させるという 効果が待られるものであるが、付題的に以下の利 点も待られるものである。

用いる液体層12を清浄化した、温度制御した 状態のものを用いるととにより、現在、半導体プロセス上問題となつているワエーへ5上への事埃の付着や、外局囲の温度変化の影響を極わめて小

導体電光装置において、第2のレンズ光学系のウェーハに対面した対物レンズの下端に、本発明を応用することにより、ウェーハ上に塗布されたホトレジストの表面の凹凸に起因する干渉縞による外乱を防いて、検出精度を向上させることができる。

以上説明したどとく、半導体基板に塗布されたホトレジスト層の膜厚のムラによつて生じる干渉 編によるウェーハ上のパターンの位置を設検出するととを防ぐため、ホトレジスト層の展面を出近い、配折率の板体層でホトレジスト層の表面を光学的に、かつ、縮小投影レンズの下端に設けた光学的に平行で透明なガラス板を液体層に接触させた状態で駆動する電光装置の構成とすることによりにまる。

また、情景化された液体層でホトレジスト層の 表面をかかりため、ウエーハ上への防寒対策が容 易になる。さらには、熱容量の大きい液体層を用 いることが可能であるため、外部の温度変化に対 さくすることが容易になり、微細化パターンの形成を要求される半導体プロセスにかける歩電りの向上が図れる。

なか、本発明は、干部編等の外乱を防止できる ため高分解能で、かつ、高精度な数細パターンの 検査装置として応用することも可能である。

また、半導体弊光装置における主たる投影光学 系とは別に、第2のレンズ光学系を用いて、ウェ ーハ上のパターンの位置を検出する方式を取る半

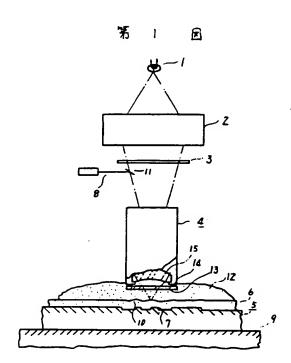
するウエーハの変形等も容易に防ぐことが可能と なるなどの付限的な効果も待られる。

図面の簡単な説明

第1図は本発明による電光装置の概略構成図である。

1 …光源、2 …コンデンサレンズ、3 …レティクル、4 …総小投影レンズ、5 …差板(ウェーハ)、6 …ホトレジスト層、7 …第1のパターン、8 …位散検出光学系、9 …移動台、10 …膜厚差(凹凸)、11 …ハーフミラー、12 …液体層、13 …ガラス板、14 …シール板、15 …フロントレンズ。

代理人 弁理士 每田利幸与



# 第1頁の続き

⑫発 明 者 保坂純男

国分寺市東恋ヶ窪1丁目280番 地株式会社日立製作所中央研究 所内

⑫発 明 者 寺澤恒男

国分寺市東恋ヶ窪1丁目280番 地株式会社日立製作所中央研究 所内